

SESIÓN 13

BUSES

OBJETIVOS

Conocer la definición, función y elementos constituyentes del bus. Comprender las opciones de diseño básicas de los buses y su impacto sobre el rendimiento. Reconocer los diferentes tipos de buses y sus relaciones. Aprender los distintos modos de operación así como los métodos de arbitraje más importantes.

Estar al tanto de algunos de los buses normalizados más significativos.

BIBLIOGRAFÍA

- ESTRUCTURA Y DISEÑO DE COMPUTADORES. INTERFICIE CIRCUITERÍA/PROGRAMACIÓN. David A. Patterson y John L. Hennessy. Editorial Reverté, 2000.

TAREAS

LECTURAS:

ESTRUCTURA Y DISEÑO DE COMPUTADORES. INTERFICIE CIRCUITERÍA/PROGRAMACIÓN (D. A. Patterson y J. L. Hennessy, Editorial Reverté, 2000):

1. Capítulo 8. Interficie entre procesadores y periféricos
 - a. Buses: Conexión de los dispositivos de E/S al procesador y la memoria (8.4).